

MANUFACTURE OF SEMICONDUCTOR DEVICE IN WHICH LASER DIODE AND PHOTODIODE WITH EXPANDED LIGHT RECEIVING PLANE ARE UNIFIED

Publication number: JP1032694

Publication date: 1989-02-02

Inventor: SON JIYAIKIYUN; RII JIYONBOON

Applicant: SAMSUNG SEMICONDUCTOR TELE

Classification:

- International: H01L31/10; H01L21/8252; H01L31/173; H01L33/00; H01S5/00; H01S5/026; H01L31/10; H01L21/70; H01L31/16; H01L33/00; H01S5/00; (IPC1-7): H01L31/10; H01S3/18

- European: H01L21/8252; H01L31/173; H01L33/00B8; H01S5/026D2

Application number: JP19880112303 19880509

Priority number(s): KR19870004552 19870509

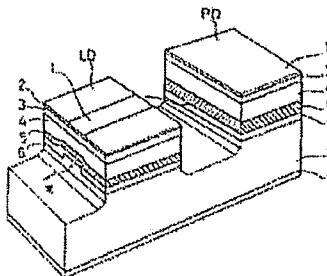
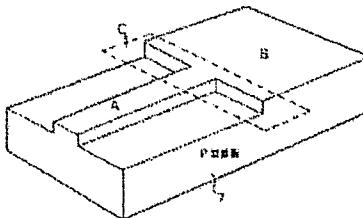
Also published as:

US4911765 (A1)

[Report a data error here](#)

Abstract of JP1032694

PURPOSE: To improve the light receiving efficiency by forming a laser diode on a mesa structure with a narrow width and forming a photo diode onto the mesa structure with a wide width, so as to extend a light receiving face of the photo diode. CONSTITUTION: A mesa structure with a narrow width part A and a wide width part B is formed on a P-channel substrate 7, and a P-channel AlGaAs layer 6, an undope AlGaAs active layer 5, an n-channel AlGaAs layer 4, and an n-<> channel GaAs layer 3 are formed sequentially. Then, a part C is etched to separate the structure into a laser diode LD and a photo diode PD. Since the growing speed of the wide width part B is faster, the active layer 5 for the PD is formed thicker than the active layer 5 for the LD to widen a light receiving face of the PD. Then, the light receiving efficiency of the PD is increased and a monitor current to monitor an optical output of the LD is increased. Reference numerals 1, 8 indicate respectively electrodes.



Data supplied from the esp@cenet database - Worldwide

⑪ 公開特許公報 (A) 昭64-32694

⑤Int.Cl.⁴
H 01 S 3/18
H 01 L 31/10識別記号
厅内整理番号
7377-5F
A-7733-5F④公開 昭和64年(1989)2月2日
審査請求 有 請求項の数 1 (全4頁)⑤発明の名称 レーザダイオードと拡大された受光面を有するフォトダイオードと
を一体化せしめた半導体素子の製造方法⑥特 願 昭63-112303
⑦出 願 昭63(1988)5月9日

優先権主張 ⑧1987年5月9日⑨韓国(K R)⑩87-4552

⑪発明者 ソン ジヤイキュン 大韓民国 ソウル市 セオンドンク ジヤヤニドン 695
ハンヤン アパートメント 7-303⑫出願人 サムサング セミコン 大韓民国 キュングサングブクドオグミ市 ゴングダンド
ダクター アンド テ ング 259
レコミニュニケーション
ズ カンパニー リミ
テッド⑬代理人 弁理士 三好 保男 外1名
最終頁に続く

明細書

1. 発明の名称

レーザダイオードと拡大された受光面を有する
フォトダイオードとを一体化せしめた半導体素子の
製造方法

2. 特許請求の範囲

1. フォトダイオード (P D) とレーザダイオード (L D) が一体化された半導体素子において、

P型のGaAs又はInP基板上に幅差を有する
メサ構造を形成せしめ、幅の広い領域 (B) 上に
形成されるフォトダイオードのエピタキシャル層の成長速度が速いことを利用して、エピタキシャル層 (3-6) を成長させることによりフォトダイオード (P D) の受光面5をレーザダイオード L Dより厚く形成し、フォトダイオード P Dとレーザダイオード L Dが接した部分Cの面が垂直になるように科学的蝕刻やドライエッティングを行うことによりフォトダイオード P D領域5とレーザダイオード L D領域を分離させ、受光面が拡大されたフォトダイオード P Dを形成して、レーザダ

イオードと受光面が広くなったフォトダイオードを一つのチップ内に一体化せしめてフォトダイオードの受光効率を高めることにより、レーザダイオードの出力のモニタ電流をより大きくすることを特徴とする半導体素子の製造方法。

3. 発明の詳細な説明

本発明は、GaAs又はInP基板上に幅差を有するメサ構造を形成せしめ、幅の広い領域上に形成されるフォトダイオードのエピタキシャル層の成長速度がレーザダイオードの活性層の成長速度より速い点を利用することにより、フォトダイオードの活性領域を厚く形成して受光面が広くなったフォトダイオードとレーザダイオードが一つのチップ内に集成化された半導体素子の製造方法に関するものである。

第1図は従来のレーザダイオードとフォトダイオードが单一チップ上に集成化されていない半導体の装置のプロック図を示す。これを参照すると、レーザ光を均一に出力させるために電流フィードバック用のフォトダイオード P Dをレーザダイオ

ード LD の裏面 (rear facet) に並列させ設置させたものであり、フォトダイオード PD から発生される光電流を自動電力制御 (Automatic Power Control, APC) 回路にフィードバックさせる方法を用いたため、別にフォトダイオード PD を必要とし、パッケージング等において難しい問題点がある。

また、第 2 図も従来の一例で、同一チップ上に LD と PD が集積化された装置である。この装置には半導体素子は一つのチップ内にレーザダイオード LD とフォトダイオード PD が一つの基板の上に集積された構造となっているが、

フォトダイオード PD の受光層 5 の厚みはレーザダイオード LD の最適化された活性層 5 の厚みに制限されるので、その受光効率が低いという問題点があった。

本発明は、上記のごとき問題点を解決するためにレーザダイオードとその出力をモニタする受光部が拡大されたフォトダイオードを集積化せしめた半導体素子の製造方法に関するものであり、基

板上の幅差のあるメサ構造を形成させ、幅の広い領域上に形成されるフォトダイオード受光部の成長速度が速いことを利用することにより、フォトダイオードの受光層を厚くして受光面が拡大されたフォトダイオードをつくって受光効率を増加させてそのモニタ電流を増加させたことである。

以下、添付された図面を参照して本発明の実施例を詳細に説明する。

第 4 図は本発明の一実施例である。

第 4 図に示されたごとく、半導体素子は P 型基板 7 をメサエッチングを行い、その上にエピタキシャル層 3-6 を順次に成長させる。

この際、第 3 図に示された部分 A, B における成長速度は相異なるが、面積が相対的に広い部分 B が部分 A よりも成長速度が速いため、部分 B のエピタキシャル層 5 の厚みが部分 A より厚く成長される。それ故、フォトダイオード PD のエピタキシャル層 5 の厚さがレーザダイオード LD より厚く成長される。

全てのエピタキシャル層 3-6 を順次成長させ

た後、部分 C を科学的蝕刻或はドライエッチング方法にて蝕刻断面が垂直になるようにエッチャグを行ってフォトダイオード PD とレーザダイオード LD を隔離することにより、第 4 図に示されたごときレーザダイオード LD とフォトダイオード PD の集積化された半導体素子が製造される。

製造されたレーザダイオード LD とフォトダイオード PD のエピタキシャル層 5 を見ると、レーザダイオード LD の活性層 5 の厚みよりフォトダイオード PD の受光層 5 が厚いため、レーザダイオード LD より発生されたレーザ光がフォトダイオードの受光面に第 2 図の方式より多く受光されてフォトダイオード PD の効率が増加してモニタ電流が大きくなつて、APC 回路を利用した LD の出力制御が行い易くなるのである。

本発明の動作概要が図示された第 5 図を参照すると、第 4 図の部分 A に形成されたレーザダイオード LD より発生したレーザ光が部分 B に形成されたフォトダイオード PD に受光されてフォトダイオード PD は光電流を発生され、その光電流は

自動電力制御回路 (APC) にフィードバックされてレーザダイオード LD の出力を一定に保持されるように制御される。

従つて、本発明の半導体素子はレーザダイオードとフォトダイオードを、集積化させたため、別のフォトダイオードを必要としないのでダイポンディングが有利になり、フォトダイオードのエピタキシャル層の厚みがレーザダイオードより厚くて受光面が広がるため、フォトダイオードの効率が高められてモニタ電流が大きくなつてレーザダイオードの出力を一定に保持するフィードバック制御がしやすくなることができる。

4. 図面の簡単な説明

第 1 図は、従来のレーザダイオードとモニタ用のフォトダイオードとの組立ブロック図、

第 2 図は、同一チップ上に集積化された従来の半導体素子の斜視図、

第 3 図は、本発明のメサエッチングされた基板の斜視図、

第 4 図は、本発明の半導体素子の斜視図、

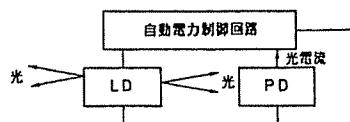
第5図は、第4図の動作概要図である。

図面の主要部分に対する符号の説明

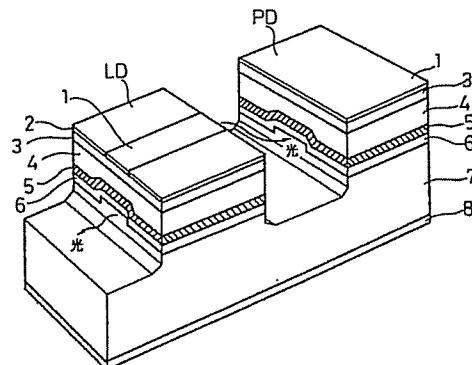
- PD … フォトダイオード
- LD … レーザダイオード
- 1 … n型電極
- 2 … 絶縁膜
- 3 … n⁺ - GaAs層又はn⁺ - InGaAs層
- 4 … n - Al_xGa_{1-x}As層又はn - InP層
(0 ≤ x < 1)
- 5 … undoped - Al_yGa_{1-y}As層又は
undoped - In_{1-z}Ga_zAsP_{1-w}層
(y < x, 0 ≤ y < 1, 0 ≤ z, w < 1)
- 6 … P - Al_xGa_{1-x}層又はP - InP
- 7 … P型基板
- 8 … P型電極

代理人弁理士 三好保男

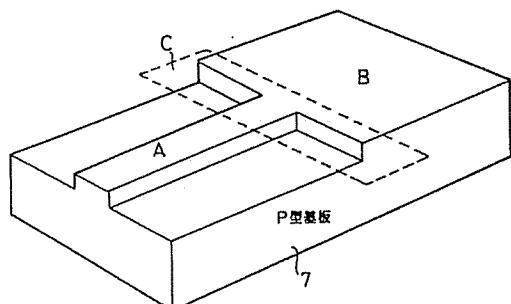
図面の添付(内容に変更なし)



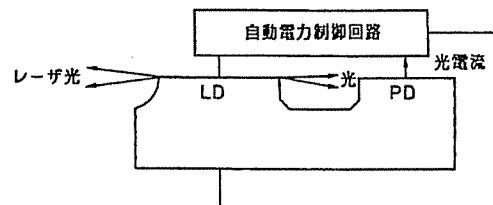
第1図



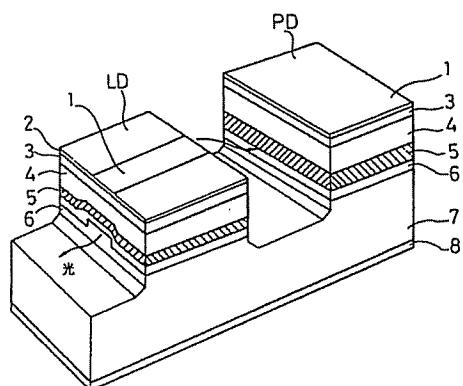
第2図



第3図



第5図



第4図

第1頁の続き

②発明者 リー ジョンボーン 大韓民国 ソウル市 マボク マンウォンドン 316- 6
サムサン アパートメント 2 - 203

手続補正書 (方式)

6. 補正の対象

図面

昭和63年8月10日

特許庁長官 奥

7. 補正の内容

願書に最初に添付した図面の浄書・別紙とのおり
(内容に変更なし)

以上

1. 事件の表示 昭和63年特許願第112303号

2. 発明の名称 レーザダイオードと拡大された受光面を有する
フォトダイオードとを一体化せしめた半導体素
子の製造方法

3. 補正をする者
事件との関係 特許出願人
住所 大韓民国 キュングサングブクドオ
グミ市 ゴングダンドン 259
名称 サムサン セミコンダクター アンド
テレコミュニケーションズ
カンパニー リミテッド
代表者 ジェー・ジー・カング

4. 代理人
住所 〒105東京都港区虎ノ門1丁目2番3号
虎ノ門第一ビル5階
電話 東京(504)3075(代)
氏名 弁理士(6834)三好 保男

5. 補正命令の日付 昭和63年 7月 6日(方式)
(発送日 昭和63年 7月26日)

り式審査

特許庁
63. 8. 11
出願第三種